

DISPLAY DEVICE AND PRODUCTION THEREOF

Patent number: JP11064881
Publication date: 1999-03-05
Inventor: ASADA HIDEKI; KANEKO HIDEKI
Applicant: NIPPON ELECTRIC CO

Also published as:



US5963287 (A)

Classification: G02F1/13; H05K1/14; H05K3/32; H05K3/36; G02F1/13;
- international: H05K1/14; H05K3/32; H05K3/36; (IPC1-7): G02F1/136;
G02F1/1345; G09F9/00; H01L29/786; H05K1/14

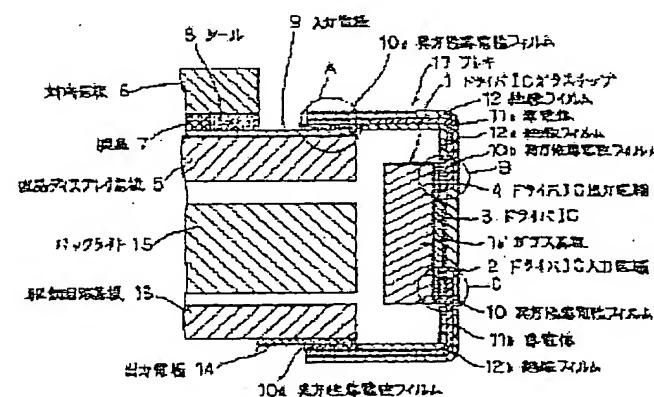
- european: G02F1/13B5; H05K1/14F

Application number: JP19970216404 19970811

Report a data error here

Abstract of JP11064881

PROBLEM TO BE SOLVED: To provide a display device and production thereof with which a driver IC glass chip can be mounted through a simple process without forming any bump on the driver IC glass chip when mounting it on a liquid crystal display substrate. SOLUTION: One terminal part of a conductor 11a on a flexible printed circuit board 17 is press-contacted through an anisotropic conductive film 10a to an input electrode 9 formed on one side of a liquid crystal display substrate 5, one terminal part of a conductor 11b on the flexible printed circuit board 17 is press-contacted through an anisotropic conductive film 10c to a driver IC input electrode 2 while press-contacting the other terminal part of the conductor 11a through an anisotropic conductive film 10b to a driver IC output electrode 4, and the other terminal part of the conductor 11b is press-contacted through an anisotropic conductive film 10d to the output electrode 14 of a driving circuit board 13. Parts A, B and C are simultaneously press-contacted by one process.



Data supplied from the esp@cenet database - Worldwide

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平11-64881

(43)公開日 平成11年(1999)3月5日

(51) Int.Cl.⁶ 譲別記号
 G 0 2 F 1/136 5 0 0
 1/1345
 G 0 9 F 9/00 3 4 8
 H 0 1 L 29/786
 H 0 5 K 1/14

F I		
G 0 2 F	1/136	5 0 0
	1/1345	
G 0 9 F	9/00	3 4 8 Q
H 0 5 K	1/14	C
H 0 1 L	29/78	6 1 2 B

審査請求 有 請求項の数13 O.L (全 19 頁)

(21) 出版番号 特許平9-216404

(22) 出願日 平成9年(1997)8月11日

(71) 出願人 000004237

日本電氣株式會社

東京都港区芝五丁目7番1号

(72) 義明者 津田 秀樹

東京都港区芝五丁目7番1号 日本電気株式会社内

(72) 窯明者 金子 秀樹

東京都港区芝五丁目7番1号 日本電氣株式会社内

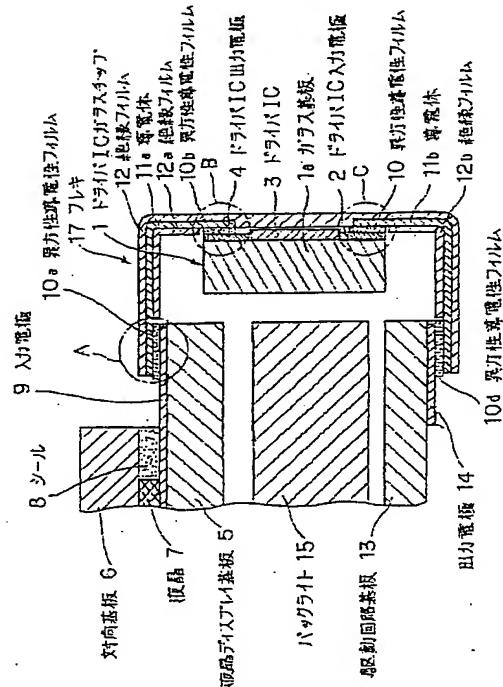
(74)代理人 弁理士 若林 忠 (外4名)

(54) [秦明の名称] 表示装置及びその製造方法

(57) [要約]

【課題】 ドライバICガラスチップを液晶ディスプレイ基板に実装する際にドライバICガラスチップにバンプを形成せず、かつ、簡便な工程で実装できる表示装置及びその製造方法を実現する。

【解決手段】 液晶ディスプレイ基板5の一面に形成された入力電極9に、異方性導電性フィルム10aを介してフレキシブルプリント回路基板17(フレキ17)の導電体11aの一端部が圧着され、ドライバIC出力電極4に異方性導電性フィルム10bを介して導電体11aの他端部が圧着される。ドライバIC入力電極2に異方性導電性フィルム10cを介してフレキ17の導電体11bの一端部が圧着され、駆動回路基板13の出力電極14に異方性導電性フィルム10dを介して導電体11bの他端部が圧着される。A部、B部、C部が一回の工程で同時に圧着される。



【特許請求の範囲】

【請求項1】 複数の走査線及び、該複数の走査線に対して垂直な複数の信号線、並びに該複数の走査線及び信号線の入力電極が一面に形成された平面型表示基板と、前記平面型表示基板の走査線または信号線を駆動する周辺駆動回路、並びに該周辺駆動回路との電気的な接続を行う入力電極及び出力電極が一面に形成された周辺駆動回路基板と、

前記周辺駆動回路基板の周辺駆動回路に対して電源の供給及び、制御信号の送信を行う駆動回路、並びに該駆動回路との電気的な接続を行う出力電極が一面に形成された駆動回路基板とを有する表示装置において、前記平面型表示基板の走査線または信号線の入力電極と、前記周辺駆動回路基板の出力電極との電気的な接続及び、前記周辺駆動回路基板の入力電極と、前記駆動回路基板の出力電極との電気的な接続が少なくとも1つのフレキシブルプリント回路基板によって行われていることを特徴とする表示装置。

【請求項2】 前記周辺駆動回路基板が、前記平面型表示基板の側面側に配置されている請求項1に記載の表示装置。

【請求項3】 前記周辺駆動回路基板の側面が、前記平面型表示基板の側面に接着されている請求項1に記載の表示装置。

【請求項4】 前記周辺駆動回路基板を複数枚有し、周辺駆動回路基板1枚につき1つのフレキシブルプリント回路基板が用いられている請求項1、2または3に記載の表示装置。

【請求項5】 前記周辺駆動回路基板の周辺駆動回路が、多結晶シリコン薄膜トランジスタを集積して形成されたものである請求項1～4のいずれか1項に記載の表示装置。

【請求項6】 前記周辺駆動回路基板として絶縁基板が用いられている請求項1～5のいずれか1項に記載の表示装置。

【請求項7】 複数の走査線及び、該複数の走査線に対して垂直な複数の信号線、並びに該複数の走査線及び信号線の入力電極が一面に形成された平面型表示基板と、前記平面型表示基板の走査線または信号線を駆動する周辺駆動回路、並びに該周辺駆動回路との電気的な接続を行う入力電極及び出力電極が一面に形成された周辺駆動回路基板と、前記周辺駆動回路基板の周辺駆動回路に対して電源の供給及び、制御信号の送信を行う駆動回路、並びに該駆動回路との電気的な接続を行う出力電極が一面に形成された駆動回路基板とを含む表示装置の製造方法であって、前記平面型表示基板の走査線または信号線の入力電極及び、前記周辺駆動回路基板の入力電極及び出力電極をフレキシブルプリント回路基板に同時に圧着して該フレキシブルプリント回路基板に圧着された前記平面型表示基

板の入力電極に前記周辺駆動回路基板の出力電極を前記フレキシブルプリント回路基板によって電気的に接続する工程と、

前記フレキシブルプリント回路基板にさらに前記駆動回路基板の出力電極を接続して前記周辺駆動回路基板の入力電極に前記駆動回路基板の出力電極を前記フレキシブルプリント回路基板によって電気的に接続する工程とを有することを特徴とする表示装置の製造方法。

【請求項8】 前記フレキシブルプリント回路基板と、前記駆動回路基板の出力電極との接続が、圧着により行われている請求項7に記載の表示装置の製造方法。

【請求項9】 前記フレキシブルプリント回路基板と、前記駆動回路基板の出力電極との接続が、ハンダを用いて行われている請求項7に記載の表示装置の製造方法。

【請求項10】 複数の走査線及び、該複数の走査線に対して垂直な複数の信号線、並びに該複数の走査線及び信号線の入力電極が一面に形成された平面型表示基板

と、

前記平面型表示基板の走査線または信号線を駆動する周辺駆動回路、並びに該周辺駆動回路との電気的な接続を行う入力電極及び出力電極が一面に形成された周辺駆動回路基板と、

前記周辺駆動回路基板の周辺駆動回路に対して電源の供給及び、制御信号の送信を行う駆動回路、並びに該駆動回路との電気的な接続を行う出力電極が一面に形成された駆動回路基板とを含む表示装置の製造方法であって、前記平面型表示基板の走査線または信号線の入力電極、前記周辺駆動回路基板の入力電極及び出力電極、前記駆動回路基板の出力電極をフレキシブルプリント回路基板に同時に圧着することで、

前記フレキシブルプリント回路基板に圧着された前記平面型表示基板の入力電極に前記周辺駆動回路基板の出力電極を前記フレキシブルプリント回路基板によって電気的に接続し、かつ、前記周辺駆動回路基板の入力電極に前記駆動回路基板の出力電極を前記フレキシブルプリント回路基板によって電気的に接続する工程を有することを特徴とする表示装置の製造方法。

【請求項11】 前記平面型表示基板の走査線または信号線の入力電極、前記周辺駆動回路基板の入力電極及び出力電極を前記フレキシブルプリント回路基板に圧着する工程の前に、前記平面型表示基板の側面と、前記周辺駆動回路基板の側面とを接着する工程をさらに有する請求項7～10のいずれか1項に記載の表示装置の製造方法。

【請求項12】 前記平面型表示基板の厚さと、前記周辺駆動回路基板の厚さとが等しい請求項7～11のいずれか1項に記載の表示装置の製造方法。

【請求項13】 前記周辺駆動回路基板として絶縁基板が用いられている請求項7～11のいずれか1項に記載の表示装置の製造方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、走査線と信号線との交点に画素が形成された平面型表示基板に、平面型表示基板の走査線及び信号線を駆動する周辺駆動回路が表面に形成された、周辺駆動回路基板を実装した表示装置及びその製造方法に関する。

【0002】

【従来の技術】従来の液晶表示装置では、ドライバICチップとして、ガラス基板の一面に多結晶シリコン薄膜トランジスタ（以下、p-Si TFTと称する）を形成したp-Si TFTドライバICチップが用いられている。p-Si TFTドライバICチップが用いられた液晶表示装置が、特開平6-88971号公報、あるいは特開平7-333645号公報に開示されている。

【0003】図13は、p-Si TFTドライバICチップが用いられた従来の液晶表示装置を示す平面図である。従来の液晶表示装置では、図13に示されるように、平面型表示基板である液晶ディスプレイ基板101の表面に表示部157が形成されている。表示部157には、水平方向に延びる走査線として複数のゲートバスライン156と、垂直方向に延びる信号線として複数のデータバスライン155が形成されている。また、液晶ディスプレイ基板101表面の、表示部157を除く部分には、ゲートバスライン156と電気的に接続された、ゲートドライバICガラスチップ103と、データバスライン155と電気的に接続されたソースドライバICガラスチップ102が直接実装されている。すなわち、ドライバICガラスチップを液晶ディスプレイ基板101に実装する方法として、いわゆるCOG（Chip on Glass）実装が採用されている。

【0004】ゲートドライバICガラスチップ103は、垂直方向に3個並べられていて、ゲートバスライン156を駆動する周辺駆動回路（不図示）が周辺駆動回路基板（不図示）に形成されたものである。ソースドライバICガラスチップ103は、水平方向に10個並べられていて、データバスライン155を駆動する周辺駆動回路（不図示）が周辺駆動回路基板（不図示）に形成されたものである。

【0005】p-Si TFTドライバICチップは、通常、液晶ディスプレイ基板として用いられるガラス基板の表面に集積して形成される。そのため、ドライバICチップと液晶ディスプレイ基板との熱膨張係数は等しいか、もしくは近い値となっている。従って、ドライバICチップを液晶ディスプレイ基板にCOG実装した場合でも、ドライバICチップと液晶ディスプレイ基板との熱応力の違いによるドライバICチップの電極の接続部での断線が無く、高歩留まり、高信頼性の液晶表示装置を製造することができる。一方、単結晶シリコンドライバICチップを液晶ディスプレイ基板にCOG実装した

場合には、液晶ディスプレイ基板とドライバICチップの熱膨張係数の違いによりドライバICチップの電極の接続部での断線が発生するという問題がある。このように、p-Si TFTドライバICチップを液晶ディスプレイ基板に実装する場合には、p-Si TFTドライバICチップと液晶ディスプレイ基板との熱膨張係数が同一であるということを生かして、COG実装の方法が用いられている。

【0006】図14は、従来の表示装置を示す断面図である。図14に示されるように、従来の表示装置では、平面型表示基板である液晶ディスプレイ基板111と、対向基板123との間に液晶125を封入するようにして液晶ディスプレイ基板111と対向基板123とがシール124を介して接合されている。液晶ディスプレイ基板111の対向基板123側の面には、複数の走査線及び、その複数の走査線に対して垂直な複数の信号線が形成されている。

【0007】ドライバICガラスチップ112は、周辺駆動回路基板としてのガラス基板112aの一面に、周辺駆動回路であるドライバIC114と、ドライバIC入力電極113及びドライバIC出力電極115とが形成されたものである。ドライバIC入力電極113及びドライバIC出力電極115は、ドライバIC114との電気的な接続を行うものである。

【0008】液晶ディスプレイ基板111の液晶125側の面では、液晶125が封入された表示部から、走査線または信号線の入力電極122が延びている。また、液晶ディスプレイ基板111の液晶125側の面には、ドライバICガラスチップ112のドライバIC入力電極113とフレキシブルプリント回路基板132（以下、フレキ132と称する）とを電気的に接続するための配線電極121が予め形成されている。

【0009】液晶ディスプレイ基板111にドライバICガラスチップ112をCOG実装する場合、通常、ドライバIC入力電極113の表面にバンプ116aを形成し、ドライバIC出力電極115の表面にバンプ116bを形成する。そして、ドライバICガラスチップ112のドライバIC114側の面を液晶ディスプレイ基板111に向けて、いわゆるフェースダウンでドライバICガラスチップ112を液晶ディスプレイ基板111に実装する。ここで、バンプ116aが配線電極121に接着されることで、ドライバIC入力電極113と配線電極121とがバンプ116aを介して電気的に接続される。また、バンプ116bが入力電極122に接着されることで、ドライバIC出力電極115と入力電極122とがバンプ116bを介して電気的に接続される。その後、ドライバICガラスチップ112と液晶ディスプレイ基板111との接続部及びドライバIC114の周辺に保護樹脂117を形成することで、ドライバICガラスチップ112が保護樹脂117によって固定

されると共に保護される。

【0010】一方、フレキ132は、絶縁フィルム120の表面に導電体119が形成され、導電体119表面の、電気的な接続を行う部分を除く部分に、絶縁フィルム120aが形成されたものである。このフレキ132の導電体119の一方の端部が、異方性導電性フィルム118を介して配線電極121に圧着されている。これにより、導電体119が異方性導電性フィルム118を介して配線電極121と電気的に接続されている。

【0011】導電体119の他方の端部には、駆動回路基板(不図示)に形成された駆動回路の出力電極と電気的に接続されている。その駆動回路基板の駆動回路は、ドライバIC114に対して、電源の供給及び、制御信号の送信を行うものである。これにより、駆動回路基板の出力電極と、ドライバIC入力電極113とが、フレキ132の導電体119、異方性導電性フィルム118、配線電極121、バンプ116aを介して電気的に接続されている。

【0012】

【発明が解決しようとする課題】しかしながら、従来の表示装置では、図14に示されるように、ドライバICガラスチップ112を液晶ディスプレイ基板111に実装するためにCOG実装を行う際、ドライバICガラスチップ112のドライバIC入力電極113及びドライバIC出力電極115にバンプ116a及び119bを形成する必要がある。従って、バンプ116a及び119bを形成することが表示装置の低コスト化を妨げる要因となっているという問題点がある。

【0013】また、単結晶シリコンドライバICチップを液晶ディスプレイ基板に実装する際に広く採用されているTCP(Tape Carrier Package)実装を、TFTドライバICチップの実装に適用した場合においても、TCP実装を行う際に、バンプを形成する工程、ボンディング工程、樹脂封止工程等が必要となる。従って、この場合でも、表示装置の低コスト化が極めて困難であるという問題点がある。

【0014】本発明の目的は、上述した従来技術の問題点を鑑み、ドライバICガラスチップを液晶ディスプレイ基板に実装する際に、ドライバICガラスチップにバンプを形成せず、かつ、ドライバICガラスチップを実装する工程が簡便な表示装置及びその製造方法を提供することにある。

【0015】

【課題を解決するための手段】上記目的を達成するための本発明は、複数の走査線及び、該複数の走査線に対して垂直な複数の信号線、並びに該複数の走査線及び信号線の入力電極が一面に形成された平面型表示基板と、前記平面型表示基板の走査線または信号線を駆動する周辺駆動回路、並びに該周辺駆動回路との電気的な接続を行う入力電極及び出力電極が一面に形成された周辺駆動回

路基板と、前記周辺駆動回路基板の周辺駆動回路に対しても電源の供給及び、制御信号の送信を行う駆動回路、並びに該駆動回路との電気的な接続を行う出力電極が一面に形成された駆動回路基板とを有する表示装置において、前記平面型表示基板の走査線または信号線の入力電極と、前記周辺駆動回路基板の出力電極との電気的な接続及び、前記周辺駆動回路基板の入力電極と、前記駆動回路基板の出力電極との電気的な接続が少なくとも1つのフレキシブルプリント回路基板によって行われていることを特徴とする。

【0016】上記の発明では、平面型表示基板の走査線または信号線の入力電極と、周辺駆動回路基板の出力電極との電気的な接続及び、周辺駆動回路基板の入力電極と、駆動回路基板の出力電極との電気的な接続がフレキシブルプリント回路基板によって行われるので、周辺駆動回路基板の入力電極及び出力電極にバンプを形成する必要がなく、表示装置の低コスト化、高歩留り化が図られる。

【0017】また、前記周辺駆動回路基板が、前記平面型表示基板の側面側に配置されていることが好ましい。これにより、前記平面型表示基板の表示面側に前記周辺駆動回路基板を実装した場合と比較して、表示装置の表示部側の面で、表示部を除く部分を狭くすることができる。

【0018】さらに、前記周辺駆動回路基板の側面が、前記平面型表示基板の側面に接着されていることが好ましい。これにより、平面型表示基板の走査線または信号線の入力電極や、周辺駆動回路基板の入力電極及び出力電極をフレキシブルプリント回路基板に接続する際に、平面型表示基板と周辺駆動回路基板とフレキシブルプリント回路基板との位置合わせの精度や、作業性が向上する。

【0019】さらに、前記周辺駆動回路基板を複数枚有し、周辺駆動回路基板1枚につき1つのフレキシブルプリント回路基板が用いられていることが好ましい。これにより、各周辺駆動回路基板が、各周辺駆動回路基板に対応するフレキシブルプリント回路基板によって平面型表示基板に接続される。従って、各周辺駆動回路基板をフレキシブルプリント回路基板によって平面型表示基板に接続する際に、各周辺駆動回路基板と平面型表示基板との位置合わせの精度が向上する。

【0020】さらに、前記周辺駆動回路基板の周辺駆動回路が、多結晶シリコン薄膜トランジスタを集積して形成されたものであることが好ましい。

【0021】また、本発明は、複数の走査線及び、該複数の走査線に対して垂直な複数の信号線、並びに該複数の走査線及び信号線の入力電極が一面に形成された平面型表示基板と、前記平面型表示基板の走査線または信号線を駆動する周辺駆動回路、並びに該周辺駆動回路との電気的な接続を行う入力電極及び出力電極が一面に形成

された周辺駆動回路基板と、前記周辺駆動回路基板の周辺駆動回路に対して電源の供給及び、制御信号の送信を行う駆動回路、並びに該駆動回路との電気的な接続を行う出力電極が一面に形成された駆動回路基板とを含む表示装置の製造方法であって、前記平面型表示基板の走査線または信号線の入力電極及び、前記周辺駆動回路基板の入力電極及び出力電極をフレキシブルプリント回路基板に同時に圧着して該フレキシブルプリント回路基板に圧着された前記平面型表示基板の入力電極に前記周辺駆動回路基板の出力電極を前記フレキシブルプリント回路基板によって電気的に接続する工程と、前記フレキシブルプリント回路基板にさらに前記駆動回路基板の出力電極を接続して前記周辺駆動回路基板の入力電極に前記駆動回路基板の出力電極を前記フレキシブルプリント回路基板によって電気的に接続する工程とを有することを特徴とする。

【0022】上記の発明では、平面型表示基板の走査線または信号線の入力電極と、周辺駆動回路基板の出力電極との電気的な接続及び、周辺駆動回路基板の入力電極と、駆動回路基板の出力電極との電気的な接続がフレキシブルプリント回路基板によって行われるので、周辺駆動回路基板の入力電極及び出力電極にバンプを形成する必要がなく、表示装置を製造する際の低コスト化、高歩留り化が図られる。また、平面型表示基板の走査線または信号線の入力電極及び、周辺駆動回路基板の入力電極及び出力電極をフレキシブルプリント回路基板に同時に圧着する一回の工程で、上記の電気的な接続が得られるので、表示装置の製造工程が簡略化される。

【0023】さらに、前記フレキシブルプリント回路基板と、前記駆動回路基板の出力電極との接続が、圧着により行われていることが好ましい。

【0024】さらに、前記フレキシブルプリント回路基板と、前記駆動回路基板の出力電極との接続が、ハンダを用いて行われていることが好ましい。これにより、フレキシブルプリント回路基板と、駆動回路基板の出力電極との接続が圧着により行われている場合よりも、ハンダで接続されている部分の接続強度が向上する。

【0025】さらに、本発明は、複数の走査線及び、該複数の走査線に対して垂直な複数の信号線、並びに該複数の走査線及び信号線の入力電極が一面に形成された平面型表示基板と、前記平面型表示基板の走査線または信号線を駆動する周辺駆動回路、並びに該周辺駆動回路との電気的な接続を行う入力電極及び出力電極が一面に形成された周辺駆動回路基板と、前記周辺駆動回路基板の周辺駆動回路に対して電源の供給及び、制御信号の送信を行う駆動回路、並びに該駆動回路との電気的な接続を行う出力電極が一面に形成された駆動回路基板とを含む表示装置の製造方法であって、前記平面型表示基板の走査線または信号線の入力電極、前記周辺駆動回路基板の入力電極及び出力電極、前記駆動回路基板の出力電極を

フレキシブルプリント回路基板に同時に圧着することで、前記フレキシブルプリント回路基板に圧着された前記平面型表示基板の入力電極に前記周辺駆動回路基板の出力電極を前記フレキシブルプリント回路基板によって電気的に接続し、かつ、前記周辺駆動回路基板の入力電極に前記駆動回路基板の出力電極を前記フレキシブルプリント回路基板によって電気的に接続する工程を有することを特徴とする。

【0026】上記の発明では、平面型表示基板の走査線または信号線の入力電極、周辺駆動回路基板の入力電極及び出力電極、駆動回路基板の出力電極をフレキシブルプリント回路基板に同時に圧着するので、前述した表示装置の製造方法よりもさらに、製造工程が簡略化される。

【0027】さらに、前記平面型表示基板の走査線または信号線の入力電極、前記周辺駆動回路基板の入力電極及び出力電極を前記フレキシブルプリント回路基板に圧着する工程の前に、前記平面型表示基板の側面と、前記周辺駆動回路基板の側面とを接着する工程をさらに有することが好ましい。このような工程を有することにより、平面型表示基板の走査線または信号線の入力電極や、周辺駆動回路基板の入力電極及び出力電極をフレキシブルプリント回路基板に接続する際に、平面型表示基板と周辺駆動回路基板とフレキシブルプリント回路基板との位置合わせの精度や、作業性が向上する。

【0028】さらに、前記平面型表示基板の厚さと、前記周辺駆動回路基板の厚さとが等しいことが好ましい。これにより、平面型表示基板の走査線または信号線の入力電極や、周辺駆動回路基板の入力電極及び出力電極をフレキシブルプリント回路基板に接続する際に、平面型表示基板及び周辺駆動回路基板を一平面上に固定して、平面型表示基板及び周辺駆動回路基板に、フレキシブルプリント回路基板を同時に圧着することができる。

【0029】さらに、前記周辺駆動回路基板として絶縁基板が用いられていることが好ましい。

【0030】

【発明の実施の形態】次に、本発明の実施の形態について図面を参照して詳細に説明する。

【0031】(第1の実施の形態) 図1は、本発明の第1の実施形態の表示装置を示す断面図である。本実施形態の表示装置では、図1に示すように、平面型表示基板としての液晶ディスプレイ基板5の一面に入力電極9が形成されており、液晶ディスプレイ基板5の入力電極9側の面にシール8を介して対向基板6が接着されている。液晶ディスプレイ基板5と対向基板6とシール8とで囲まれる空間に液晶7が封入されている。液晶ディスプレイ基板5の、対向基板6側の面には、図2に基づいて後述するように、走査線及び信号線が複数形成されており、その走査線または信号線に入力電極9が電気的に接続されている。液晶ディスプレイ基板5の、入力電極

9側とは反対側に、バックライト15、信号処理及びドライバ回路基板（以下、駆動回路基板13と称する）がこの順番で配置されている。駆動回路基板13の、バックライト15側と反対側の面には出力電極14が形成されている。また、駆動回路基板13には、後述するドライバIC3に対して、電源の供給及び、制御信号の送信を行う駆動回路（不図示）が形成されている。

【0032】液晶ディスプレイ基板5、バックライト15及び駆動回路基板13の側面側には、ドライバICガラスチップ1が配置されている。ドライバICガラスチップ1は、周辺駆動回路基板としてのガラス基板1aの一面に、周辺駆動回路としてのドライバIC3や、ドライバIC出力電極4及びドライバIC入力電極2が形成されたものである。ドライバIC3は、多結晶シリコン薄膜トランジスタ（以下、p-Si TFTと称する）を集積して形成したものである。このドライバIC3は、液晶ディスプレイ基板5の一面に形成された走査線または信号線の駆動を行う。このようなドライバICガラスチップ1が、フレキシブルプリント回路基板17（以下、フレキ17と称する）によって、液晶ディスプレイ基板5及び駆動回路基板13と接続されている。

【0033】フレキ17は、絶縁フィルム12と、絶縁フィルム12の表面に部分的に形成された導電体11a及び11bと、導電体11aの表面に部分的に形成された絶縁フィルム12aと、導電体11bの表面に部分的に形成された絶縁フィルム12bとで構成されている。絶縁フィルム12表面の、ドライバICガラスチップ1から液晶ディスプレイ基板5までの間の部分に導電体11aが形成され、絶縁フィルム12表面の、ドライバICガラスチップ1から駆動回路基板13との間の部分に導電体11bが形成されている。導電体11aの一端が異方性導電性フィルム10aを介して入力電極9と電気的に接続され、導電体11aの他端が異方性導電性フィルム10bを介してドライバIC出力電極4と電気的に接続されている。これにより、ドライバIC出力電極4と入力電極9とが、異方性導電性フィルム10a、導電体11a及び異方性導電性フィルム10bを介して電気的に接続されている。導電体11aの、絶縁フィルム12と反対側の面で、電気的な接続を行う部分を除く部分に絶縁フィルム12aが形成されている。

【0034】一方、導電体11bの一端は異方性導電性フィルム10cを介してドライバIC入力電極2と電気的に接続され、導電体11bの他端が、異方性導電性フィルム10dを介して出力電極14と電気的に接続されている。これにより、ドライバIC入力電極2と出力電極14とが、異方性導電性フィルム10c、導電体11b及び異方性導電性フィルム10dを介して電気的に接続されている。導電体11bの、絶縁フィルム12と反対側の面で、電気的な接続を行う部分を除く部分に絶縁フィルム12bが形成されている。入力電極9とドライ

バIC出力電極4との電気的な接続及び、ドライバIC入力電極2と出力電極14との電気的な接続が1つのフレキ17により行われているのは、図1の中で示されているA部、B部及びC部を、図3に基づいて後述するように同時に圧着するためである。

【0035】従って、ドライバICガラスチップ1のドライバIC3側の面がフレキ17側に向っており、ドライバICガラスチップ1が、いわゆるフェースダウンでフレキ17に実装されている。ドライバIC入力電極2及びドライバIC出力電極4の材質は、ドライバIC3の配線材料であるAlか、もしくはITOであり、これらの電極にバンプは形成されていない。ドライバIC入力電極2及びドライバIC出力電極4がAl電極である場合、それらの電極の表面には自然に酸化膜が形成されやすいため、異方性導電性フィルム10b及び10cとして、金属ビーズが含まれたものを使用した。このように、金属ビーズを含んだ異方性導電性フィルム10b及び10cを用いることにより、Al電極表面の自然酸化膜を突き破ってAl電極と、フレキ17の導電体とを電気的に接続することができる。ドライバIC入力電極2及びドライバIC出力電極4の表面をITOにした場合には、異方性導電性フィルム10b及び10cとして、通常のプラスチックビーズを含むものを用いても、高歩留まりでドライバIC3の電極と、フレキ17の導電体とを電気的に接続することができる。

【0036】また、本実施形態の表示装置では、液晶ディスプレイ基板5、バックライト15及び駆動回路基板13の側面が表示装置の側面となっており、表示装置の側面にドライバICガラスチップ1が配置された構成となっている。このように表示装置の側面にドライバICガラスチップ1を配置することにより、表示装置の狭額縁、薄型化を達成することができる。

【0037】また、本実施形態では、表示装置として液晶表示装置を例として示したが、プラズマディスプレイパネルを用いた表示装置に適用することももちろん可能である。

【0038】図2は、図1に示した本実施形態の表示装置の一部が分解された状態を示す平面図である。図2に示すように、液晶ディスプレイ基板5上では、対向基板6の表示部57から、信号線としてのデータバスライン55と、データバスライン55に対して垂直な走査線としてのゲートバスライン56とが複数延びている。複数のデータバスライン55がフレキ53aによりソースドライバICガラスチップ51と電気的に接続され、複数のゲートバスライン56がフレキ53bによりゲートドライバICガラスチップ52と電気的に接続されている。また、ソースドライバICガラスチップ51がフレキ53aにより駆動回路基板54aと電気的に接続され、ゲートドライバICガラスチップ52がフレキ53bにより駆動回路基板54bと電気的に接続されてい

る。

【0039】本実施形態においては、ドライバICガラスチップ1個につき1枚のフレキが用いられているが、ドライバICガラスチップと、液晶ディスプレイ基板5と、フレキ53a及び53bとの位置合わせ精度が許容できる範囲で、複数のドライバICガラスチップに1枚のフレキを用いても良い。さらに、図1において、ドライバICガラスチップ1と液晶ディスプレイ基板5とフレキ17との位置合わせ精度が許容できる範囲であれば、フレキ17の代わりに、入力電極9とドライバIC出力電極4を電気的に接続するためのフレキと、ドライバIC入力電極2と出力電極14を電気的に接続するためのフレキとで別々のフレキを用いても良い。

【0040】さらに、本実施形態においては、ドライバICガラスチップとしては、p-Si TFTをガラス基板1aの一面に集積して作製したものを用いたが、他の薄膜トランジスタ、例えば、アモルファスシリコン薄膜トランジスタ、カドミウムセレン薄膜トランジスタをガラス基板上に集積して作製したものをドライバICガラスチップとして用いても良い。

【0041】以上、図1及び図2を参照して説明した本実施形態の表示装置では、従来の表示装置装置のようにドライバICガラスチップの入力及び出力電極上にバンプを形成せずに、液晶ディスプレイ基板5とドライバICガラスチップとがフレキシブルプリント回路基板によって電気的に接続される。その結果、表示装置の低コスト化、高歩留まり化を図ることができる。

【0042】次に、図1に示した本実施形態の表示装置の製造方法について図3を参照して説明する。図3は、図1に示した表示装置の製造方法を説明するための断面図である。本実施形態の表示装置は、図3に示される図(a)～図(c)の工程を経て製造される。

【0043】まず、図3(a)において、液晶ディスプレイ基板5の、入力電極9が形成された面に、シール8を介して対向基板6を接合すると同時に、液晶ディスプレイ基板5と対向基板6とシール8とで囲まれる空間に液晶7を封入する。その液晶ディスプレイ基板5及び対向基板6が接合されたものと、一面にドライバIC3やドライバIC入力電極2及びドライバIC出力電極4が形成されたドライバICガラスチップ1とを、所定の距離をおいて固定する。この時、液晶ディスプレイ基板5の、入力電極9側と反対側の面と、ドライバICガラスチップ1の、ドライバIC3側と反対側の面とが同一の平面内に配置されるように液晶ディスプレイ基板5及びドライバICガラスチップ1を固定する。ドライバICガラスチップ1のガラス基板1aの厚みをd1とし、液晶ディスプレイ基板5の厚みをd2とすると、d1=d2の関係が成立している。

【0044】また、フレキ17としては、絶縁フィルム12の表面に導電体11a及び11bがそれぞれ部分的

に形成され、かつ、導電体11aの表面に絶縁フィルム12aが部分的に形成され、導電体11bの表面に絶縁フィルム12bが部分的に形成されたものを用いる。導電体11a表面の、絶縁フィルム12aを除く部分では、入力電極9に対応する部分に異方性導電性フィルム10aを予め付着し、ドライバIC出力電極4に対応する部分に異方性導電性フィルム10bを予め付着する。導電体11b表面の、絶縁フィルム12bを除く部分では、ドライバIC入力電極2に対応する部分に異方性導電性フィルム10cを予め付着し、図3(b)で後述する駆動回路基板13の出力電極4に対応する部分に異方性導電性フィルム10dを予め付着する。このように、フレキ17に異方性導電性フィルム10a、10b、10c、10dを予め付着させることにより、フレキ17と、液晶ディスプレイ基板5及びドライバICガラスチップ1との位置合わせの精度や作業性が向上する。

【0045】入力電極9、ドライバIC入力電極2及びドライバIC出力電極4の表面の材質がA1である場合には、前述したように、A1表面の自然酸化膜を突き破って、電極と、フレキ17の導電体との電気的な接続を良好なものとするために、異方性導電性フィルム10a、10b、10c、10dとして、金属ビーズを含むものを用いる。それらの電極の表面の材質がITOである場合には、異方性導電性フィルム10a、10b、10c、10dとしてプラスチックビーズを含んだものを用いる。

【0046】次に、図3(b)において、液晶ディスプレイ基板5及びドライバICガラスチップ1にフレキ17を接合するために、入力電極9に異方性導電性フィルム10aを、ドライバIC出力電極4に異方性導電性フィルム10bを、ドライバIC入力電極2に異方性導電性フィルム10cを接触させて、それぞれの接触面で同時に熱圧着する。液晶ディスプレイ基板5及びドライバICガラスチップ1がフレキ17に対して同時に熱圧着されることは、液晶ディスプレイ基板5の厚さd1と、ドライバICガラスチップ1のガラス基板1aの厚さd2とが等しいことにより達成されている。その後、絶縁フィルム10dの表面に、駆動回路基板13表面の出力電極14を接触させる。

【0047】次に、図3(c)において、フレキ17の絶縁フィルム10dと、駆動回路基板13表面の出力電極14とを圧着して接続する。その後、表示装置の側面にドライバICガラスチップ1が配置され、かつ、図1に示したように、液晶ディスプレイ基板5と駆動回路基板13とがバックライト15を間に挟んで平行となるように、フレキ17の絶縁フィルム12a及び12bの2箇所で折り曲げることにより、図1に示した表示装置が製造される。

【0048】以上で説明したように、本実施形態の表示装置の製造方法を用いれば、液晶ディスプレイ基板5及

びドライバICガラスチップ1と、フレキ17との熱圧着の1回の工程で、液晶ディスプレイ基板5とドライバICガラスチップ1とを電気的に接続することができる。また、ドライバICガラスチップ1の電極にバンプを形成する必要が無いので、製造工程が簡便となり、表示装置の低コスト化、高歩留まり化を図ることができる。

【0049】(第2の実施の形態)図4は、本発明の第2の実施形態の表示装置の製造方法を説明するための断面図である。本実施形態の表示装置の製造方法では、第1の実施形態の表示装置の製造方法と比較して、フレキシブルプリント基板と駆動回路基板とを接続する方法が異なる。以下では、第1の実施形態と異なる点を中心で説明する。図4では、第1の実施形態と同一の構成部品に同一の符号を付してある。

【0050】本実施形態の表示装置の製造方法では、図4に示される図(a)～図(c)の工程を経て表示装置が製造される。

【0051】まず、図4(a)において、液晶ディスプレイ基板5及び対向基板6とが接合されたものと、ドライバICガラスチップ1とを、所定の距離を置いて固定する。ここで、第1の実施形態と同様に、液晶ディスプレイ基板5の、入力電極9側と反対側の面と、ドライバICガラスチップ1の、ドライバIC3側と反対側の面とが同一平面内に配置されるように液晶ディスプレイ基板5及びドライバICガラスチップ1を固定する。ドライバICガラスチップ1のガラス基板1aの厚みd1と、液晶ディスプレイ基板5の厚みd2との間には、d1=d2の関係が成立している。

【0052】また、ドライバICガラスチップ1の、液晶ディスプレイ基板5とは反対側に、駆動回路基板13がドライバICガラスチップ1との所定の距離だけ空けて固定されている。ここで、駆動回路基板13の、出力電極14側と反対側の面が、板状の高さ調整治具31の一面に接している状態で、起動回路基板13が高さ調整治具31に固定されている。この高さ調整治具31の厚みと、駆動回路基板13の厚みとを合計した厚みd3が、液晶ディスプレイ基板5の厚みd1及び、ドライバICガラスチップ1のガラス基板1aの厚みd2と等しくなるように、高さ調整治具31の厚みが調整されている。そして、高さ調整治具31の、駆動回路基板13と反対側の面と、ドライバICガラスチップ1の、ドライバIC3側と反対側の面とが、同一の平面内に配置されるように、駆動基板回路基板13及び高さ調整治具31が固定されている。

【0053】その後、異方性導電性フィルム10a、10b、10c、10dが付着されたフレキ17によって、後述するように液晶ディスプレイ基板5、ドライバICガラスチップ1及び駆動回路基板13を接続する。

【0054】次に、図4(b)において、入力電極9に

異方性導電性フィルム10aを、ドライバIC出力電極4に異方性導電性フィルム10bを、ドライバIC入力電極2に異方性導電性フィルム10cを、出力電極14に異方性導電性フィルム10dを接触させる。そして、それぞれの電極と異方性導電性フィルムとの接觸面で同時に熱圧着を行う。液晶ディスプレイ基板5、ドライバICガラスチップ1及び駆動回路基板13がフレキ17に同時に熱圧着されることは、液晶ディスプレイ基板5の厚さd1と、ドライバICガラスチップ1のガラス基板1aの厚さd2と、駆動回路基板13及び高さ調整治具31の合計の厚さd3とが等しいということにより達成されている。

【0055】次に、図4(c)において、駆動回路基板13の、出力電極14側と反対側の面に接していた高さ調整治具31を取り除く。その後、表示装置の側面にドライバICガラスチップ1が配置され、かつ、第1の実施形態の図1に示したように、液晶ディスプレイ基板5と駆動回路基板13とがバックライト15を間に挟んで平行となるように、フレキ17の絶縁フィルム12a及び12bの2箇所で折り曲げることにより、第1の実施形態と同様な表示装置が製造される。

【0056】以上で説明したように、本実施形態の表示装置の製造方法を用いれば、液晶ディスプレイ基板5、ドライバICガラスチップ1及び駆動回路基板13と、フレキ17との熱圧着の1回の工程で、液晶ディスプレイ基板5とドライバICガラスチップ1とを、かつ、ドライバICガラスチップ1と駆動回路基板13とを電気的に接続することができる。また、ドライバICガラスチップ1の電極にバンプを形成する必要が無いので、製造工程が簡便となり、表示装置の低コスト化、高歩留まり化を図ることができる。

【0057】(第3の実施の形態)図5は、本発明の第3の実施形態の表示装置の製造方法を説明するための断面図である。本実施形態の表示装置の製造方法では、第1の実施形態の表示装置の製造方法と比較して、フレキシブルプリント回路基板の一部及び、フレキシブルプリント回路基板と駆動回路基板とを接続する方法が異なる。以下では、第1の実施形態と異なる点を中心で説明する。また、図5では、第1の実施形態と同一の構成部品に同一の符号を付してある。

【0058】本実施形態の表示装置の製造方法では、図5に示される図(a)～図(c)の工程を経て表示装置が製造される。

【0059】まず、図5(a)において、液晶ディスプレイ基板5及び対向基板6が接合されたものと、ドライバICガラスチップ1とを、所定の距離を置いて固定する。ここで、第1の実施形態と同様に、液晶ディスプレイ基板5の、入力電極9側と反対側の面と、ドライバICガラスチップ1の、ドライバIC3側と反対側の面とが同一平面内に配置されるように液晶ディスプレイ基板5

5及びドライバICガラステップ1を固定する。ドライバICガラステップ1のガラス基板1aの厚みd1と、液晶ディスプレイ基板5の厚みd2との間には、d1=d2の関係が成立している。

【0060】外部電極9とドライバIC出力電極4との電気的な接続や、ドライバIC入力電極2と、図5

(b)及び図5(c)に後述する駆動回路基板13の出力電極14との電気的な接続を行うためのフレキシブルプリント回路基板18(以下、フレキ18と称する)は、第1及び第2の実施形態で用いたフレキ17と一部異なっている。導電体11bの、出力電極14と電気的に接続される部分では、絶縁フィルムが形成されておらず、また、異方性導電性フィルムも付着されておらず、絶縁フィルム12c側の面及び、絶縁フィルム12b側の面が露出した状態となっている。

【0061】次に、図5(b)において、入力電極9に異方性導電性フィルム10aを、ドライバIC出力電極4に異方性導電性フィルム10bを、ドライバIC入力電極2に異方性導電性フィルム10cを接触させて、それぞれの接触面で同時に熱圧着する。

【0062】次に、図5(c)において、駆動回路基板13の出力電極14の表面に、導電体11bの、露出した部分におけるドライバICガラステップ1側の面を対向させて、出力電極14と導電体11bとをハンダ41を用いて電気的に接続する。このハンダ41による接続は、異方性導電性フィルムを介する電気的な接続よりも接着強度の点で優れており、表示装置の信頼性の向上が図れる。その後、表示装置の側面にドライバICガラステップ1が配置され、かつ、図1に示したように、液晶ディスプレイ基板5と駆動回路基板13とがバックライト15を間に挟んで平行となるように、フレキ18の絶縁フィルム12a及び12bの2箇所で折り曲げる。これにより、図1に示した表示装置と同様に、液晶ディスプレイ基板5とドライバICガラステップ1との電気的な接続及び、ドライバICガラステップ1と駆動回路基板13との電気的な接続がフレキシブルプリント回路基板によって行われ、表示装置の側面側にドライバICガラステップ1が配置された表示装置が製造される。

【0063】以上説明したように、本実施形態の表示装置の製造方法を用いれば、液晶ディスプレイ基板5及びドライバICガラステップ1と、フレキ17との熱圧着の1回の工程で、液晶ディスプレイ基板5とドライバICガラステップ1とを電気的に接続することができる。また、ドライバICガラステップ1の電極にバンプを形成する必要が無いので、製造工程が簡便となり、表示装置の低コスト化、高歩留まり化を図ることができる。

【0064】(第4の実施の形態)図6は、本発明の第4の実施形態の表示装置を示す断面図である。本実施形態の表示装置では、図6に示すように、平面型表示基板としての液晶ディスプレイ基板65の一面に入力電極6

9が形成されており、液晶ディスプレイ基板65の入力電極69側の面にシール68を介して対向基板66が接着されている。液晶ディスプレイ基板65と対向基板66とシール68とで囲まれる空間に液晶67が封入されている。この液晶ディスプレイ基板65の対向基板66側の面には、第1～第3の実施形態の表示装置と同様に、複数の走査線及び、その複数の走査線に対して垂直な複数の信号線が形成されている。その走査線か、あるいは信号線の入力電極として、入力電極69が用いられる。

【0065】また、ドライバICガラステップ61は、周辺駆動回路としてのガラス基板61aの一面に、周辺駆動回路としてのドライバIC63や、ドライバIC63との電気的な接続を行うドライバIC入力電極62及びドライバIC出力電極64が形成されたものである。そして、ガラス基板61aのドライバIC63側の面と、液晶ディスプレイ基板65の入力電極69側の面

20 とが同一の平面内に納まるように、ガラス基板61aのドライバIC出力電極64側の側面が接着剤81を介して液晶ディスプレイ基板65の側面に接着されている。

【0066】このように、液晶ディスプレイ基板65及びドライバICガラステップ61の、対向基板66やドライバIC63等の側とは反対側に、バックライト75、信号処理及びドライブ回路基板(以下、駆動回路基板73と称する)がこの順番で平行に配置されている。駆動回路基板73の、バックライト75側と反対側の面には出力電極74が形成されている。この駆動回路基板73には、ドライバIC63に対して、電源の供給及び、制御信号の送信を行う駆動回路(不図示)が形成されている。

【0067】ドライバICガラステップ61は、ガラス基板61aの一面にp-Si TFTを集積して作製したものである。このようなドライバICガラステップ61が、フレキシブルプリント回路基板77(以下、フレキ77と称する)によって、液晶ディスプレイ基板65の入力電極69及び、駆動回路基板73の出力電極74と電気的に接続されている。

【0068】フレキ77は、絶縁フィルム72と、絶縁フィルム72の表面に部分的に形成された導電体71a及び71bと、導電体71bの表面に部分的に形成された絶縁フィルム72bとで構成されている。絶縁フィルム72表面の、入力電極69及びドライバIC出力電極64に対応する部分に導電体71aが形成されている。また、絶縁フィルム72表面の、ドライバIC入力電極62に対応する部分から、出力電極74に対応する部分までに導電体72aが形成されている。

【0069】導電体71aが異方性導電性フィルム70aを介して、入力電極69及びドライバIC出力電極64と電気的に接続されている。これにより、ドライバIC出力電極64と入力電極69とが、異方性導電性フィ

ルム70a及び導電体71aを介して電気的に接続されている。導電体11aの、絶縁フィルム12と反対側の面で、電気的な接続を行う部分を除く部分に絶縁フィルム12aが形成されている。

【0070】一方、導電体71bの一端は異方性導電性フィルム70bを介してドライバIC入力電極62と電気的に接続され、導電体71bの他端が、異方性導電性フィルム70cを介して出力電極74と電気的に接続されている。これにより、ドライバIC入力電極62と出力電極74とが、異方性導電性フィルム70b、導電体71b及び異方性導電性フィルム70cを介して電気的に接続されている。導電体71bの、絶縁フィルム72と反対側の面で、電気的な接続を行う部分を除く部分に絶縁フィルム72aが形成されている。入力電極69とドライバIC出力電極64との電気的な接続及び、ドライバIC入力電極62と出力電極74との電気的な接続が1つのフレキ77により行われているのは、図6の中で示されているA部、B部及びC部を、図7に基づいて後述するように同時に圧着するためである。

【0071】ドライバICガラスチップ61のドライバIC63側の面がフレキ77側に向っており、ドライバICガラスチップ61が、いわゆるフェースダウンでフレキ77に実装されている。ドライバIC入力電極62及びドライバIC出力電極64の材質は、ドライバIC63の配線材料であるA1か、もしくはITOであり、これらの電極にバンプは形成されていない。ドライバIC入力電極62及びドライバIC出力電極64がA1電極である場合、それらの電極の表面には自然に酸化膜が形成されやすいため、異方性導電性フィルム70a及び70bとして、金属ビーズが含まれたものを使用した。このように、金属ビーズを含んだ異方性導電性フィルム70a及び70bを用いることにより、A1電極表面の自然酸化膜を突き破ってA1電極と、フレキ77の導電体とを電気的に接続することができる。ドライバIC入力電極62及びドライバIC出力電極64の表面をITOにした場合には、異方性導電性フィルム70a及び70bとして、通常のプラスチックビーズを含むものを用いても、ドライバIC63の電極と、フレキ77の導電体とを高歩留りで電気的に接続することができる。

【0072】第1の実施形態の表示装置では、図1に示したように、ドライバICガラスチップ1を表示装置の側面に配置していたが、本実施形態では、ドライバICガラスチップ61が液晶ディスプレイ基板65の側面に接着されている。このような構成にすることで、表示装置の厚さを増加させることなく、ドライバICガラスチップ61を表示装置に搭載することができる。

【0073】本実施形態では、上述したように、入力電極69とドライバIC出力電極64との電気的な接続及び、ドライバIC入力電極62と出力電極74との電気的な接続が1つのフレキ77で行われている。しかし、

ドライバICガラスチップ61と液晶ディスプレイ基板65とフレキ77との位置合わせ精度が許容できる範囲であれば、フレキ77の代わりに、入力電極69とドライバIC出力電極64を電気的に接続するためのフレキと、ドライバIC入力電極62と出力電極74を電気的に接続するためのフレキとで別々のフレキを用いても良い。

【0074】また、本実施形態では、表示装置として液晶表示装置を例として示したが、プラズマディスプレイパネルを用いた表示装置に適用することももちろん可能である。

【0075】さらに、本実施形態においては、ドライバICガラスチップとしては、p-Si TFTをガラス基板上に集積して作製したものを用いたが、他の薄膜トランジスタ、例えば、アモルファスシリコン薄膜トランジスタ、カドミウムセレン薄膜トランジスタをガラス基板上に集積して作製したものをドライバICガラスチップとして用いても良い。

【0076】以上で説明した本実施形態の表示装置では、従来の表示装置のようにドライバICガラスチップの入力及び出力電極上にバンプを形成せずに、液晶ディスプレイ基板とドライバICガラスチップとがフレキシブルプリント回路基板によって電気的に接続される。その結果、表示装置の低コスト化、高歩留まり化を図ることができる。

【0077】次に、図6に示した本実施形態の表示装置の製造方法について図7及び図8を参照して説明する。図7及び図8は、図6に示した表示装置の製造方法を説明するための断面図である。本実施形態の表示装置は、図7及び図8に示される図(a)～図(d)の工程を経て製造される。

【0078】まず、図7(a)において、液晶ディスプレイ基板65の、入力電極69が形成された面に、シール8を介して対向基板6を接合すると共に、液晶ディスプレイ基板5と対向基板6とシール8とで囲まれる空間に液晶7を封入する。また、ガラス基板61aの一面にドライバIC63やドライバIC入力電極62及びドライバIC出力電極64を形成してドライバICガラスチップ61を製作する。ドライバICガラスチップ61のガラス基板61aの厚みをd4とし、液晶ディスプレイ基板65の厚みをd5とすると、d4=d5の関係が成立している。

【0079】次に、図7(b)において、液晶ディスプレイ基板65の側面に、ドライバICガラスチップ61の側面をエポキシ系の接着剤81を介して接着する。この時、液晶ディスプレイ基板65の、入力電極69側と反対側の面と、ドライバICガラスチップ61の、ドライバIC63側と反対側の面とが同一の平面内に納まるようにする。

【0080】また、別の工程で作製された、図6に示し

たフレキ77の導電体71aの表面全体に異方性導電性フィルム70aを付着させる。また、導電体71bの、ドライバIC入力電極62に対応する部分に異方性導電性フィルム70bを付着させる。さらに、導電体71bの、図7(c)で後述する出力電極74に対応する部分に異方性導電性フィルム70cを付着させる。このように、異方性導電性フィルムをフレキ77の導電体に予め付着させることにより、液晶ディスプレイ基板65及びドライバICガラスチップ61を接着したものと、フレキ77とを圧着する際に、位置合わせ精度、作業性が大幅に向上する。

【0081】さらに、本実施形態では、液晶ディスプレイ基板65とドライバICチップ61とが接着されて固定されているので、フレキを実装するときの位置合わせ精度及び作業性が、第1の実施形態の図1に示した表示装置よりも格段に向上するという特徴を有している。異方性導電性フィルム70a、70b、70cはそれだけ、フレキ77を圧着した際、入力電極69、ドライバIC出力電極64、ドライバIC入力電極62、出力電極14に接する部分に付着されている。

【0082】入力電極69、ドライバIC入力電極62及びドライバIC出力電極64の表面の材質がA1である場合には、前述したように、A1表面の自然酸化膜を突き破って、電極と、フレキ77の導電体との電気的な接続を良好なものとするために、異方性導電性フィルム70a、70b、70cとして、金属ビーズを含むものを用いる。それらの電極の表面の材質がITOである場合には、異方性導電性フィルム70a、70b、70cとしてプラスチックビーズを含んだものを用いる。

【0083】次に、図8(c)において、液晶ディスプレイ基板65及びドライバICガラスチップ61にフレキ77を接合するために、入力電極69及びドライバIC出力電極64に異方性導電性フィルム70aを、ドライバIC入力電極62に異方性導電性フィルム70bを接触させて、それぞれの接触面で同時に熱圧着する。液晶ディスプレイ基板65及びドライバICガラスチップ61がフレキ77に対して同時に熱圧着されることは、液晶ディスプレイ基板65の厚さd4と、ガラス基板61aの厚さd5とが等しいことにより達成されている。その後、絶縁フィルム70cの表面に、駆動回路基板73表面の出力電極74を接触させる。

【0084】次に、図8(d)において、駆動回路基板73の出力電極74と、フレキ77の導電体71bとを、異方性導電性フィルム70cを介して圧着する。これにより、出力電極74と導電体71bとが異方性導電性フィルム70cを介して電気的に接続される。その後、図6に示したように、液晶ディスプレイ基板65と駆動回路基板73とがバックライト75を間に挟んで平行となるように、フレキ77を、絶縁フィルム72aの部分の2箇所で折り曲げることにより、本実施形態の表

示装置が製造される。

【0085】以上で説明したように、本実施形態の表示装置の製造方法を用いれば、液晶ディスプレイ基板65及びドライバICガラスチップ61が接着されたものと、フレキ77との熱圧着の一回の工程で、入力電極69とドライバIC出力電極64とが電気的に接続され、かつ、ドライバIC入力電極62と出力電極74とが電気的に接続される。また、ドライバICガラスチップ61の電極にバンプを形成する必要が無いので、製造工程が簡便となり、表示装置の低コスト化、高歩留まり化を図ることができる。さらに、フレキ77を接続する前に液晶ディスプレイ基板65とドライバICガラスチップ61とを接着するので、フレキ77の接合時の位置合わせ精度及び作業性を格段に向上させることができる。

【0086】(第5の実施の形態)図9及び図10は、本発明の第5の実施形態の表示装置の製造方法を説明するための断面図である。本実施形態の表示装置の製造方法では、第4の実施形態の表示装置の製造方法と比較して、フレキシブルプリント回路基板と駆動回路基板とを接続する方法が異なっている。以下では、第4の実施形態と異なる点を中心に説明する。図9及び図10では、第4の実施形態と同一の構成部品に同一の符号を付してある。

【0087】本実施形態の表示装置の製造方法では、図9及び図10に示される図(a)～図(d)の工程を経て製造される。

【0088】まず、図9(a)において、図6に示したように液晶ディスプレイ基板65及び対向基板66を接合したものと、ドライバICガラスチップ61とを作製する。液晶ディスプレイ基板69の厚みd4と、ガラス基板61aの厚みd5との間には、d4=d5の関係が成立している。

【0089】次に、図9(b)において、液晶ディスプレイ基板65の、入力電極69側と反対側の面と、ガラス基板61aの、ドライバIC63側と反対側の面とが同一の平面内に納まるように、液晶ディスプレイ基板65の側面にガラス基板61aを、エポキシ系の接着剤81を介して接着する。

【0090】そして、駆動回路基板73の、出力電極74側と反対側の面を板状の高さ調整治具82の一面に接触させ、駆動回路基板73を高さ調整治具82に固定する。ここで、高さ調整治具82の厚みと、駆動回路基板73の厚みとを合計した厚みd6が、液晶ディスプレイ基板65の厚みd4及び、ガラス基板61aの厚みd5と等しくなるように、高さ調整治具82の厚みが調整されている。また、液晶ディスプレイ基板65及びドライバICガラスチップ61が接着されたものと、高さ調整治具82とを、所定の距離をおいて同一の平面上に固定する。

【0091】次に、図10(c)において、入力電極6

9及びドライバIC出力電極64に異方性導電性フィルム70aを、ドライバIC入力電極62に異方性導電性フィルム70bを、出力電極74に異方性導電性フィルム70cを接触させる。そして、電極と異方性導電性フィルムとのそれぞれの接触面で同時に熱圧着する。液晶ディスプレイ基板65、ドライバICガラスチップ61及び駆動回路基板73がフレキ77と同時に熱圧着されることは、ガラス基板61aの厚さd5と、液晶ディスプレイ基板65の厚さd4と、駆動回路基板73及び高さ調整治具82の合計の厚さd6とが等しいことにより達成されている。

【0092】次に、図10(d)において、駆動回路基板73を固定していた高さ調整治具82を取り除く。その後、第4の実施形態の図6に示したように、液晶ディスプレイ基板65と駆動回路基板73とがバックライト75を間に挟んで平行となるように、フレキ77を、絶縁フィルム72aの部分の2箇所で折り曲げることにより、第6の実施形態で説明した表示装置が製造される。

【0093】以上で説明したように、本実施形態の表示装置の製造方法を用いれば、1回のフレキ圧着工程で、液晶ディスプレイ基板65、ドライバICガラスチップ61及び駆動回路基板73を熱圧着の一回の工程でフレキ77に接続することができる。また、ドライバICガラスチップ61の電極にバンプを形成する必要が無いので、製造工程が簡便となり、表示装置の低コスト化、高歩留まり化を図ることができる。さらに、フレキ77を接続する前に液晶ディスプレイ基板65とドライバICガラスチップ61とを接着するので、フレキ77の接合時の位置合わせ精度及び作業性を格段に向上させることができる。

【0094】(第6の実施の形態)図11及び図12は、本発明の第6の実施形態の表示装置の製造方法を説明するための断面図である。本実施形態の表示装置の製造方法では、第4の実施形態の表示装置の製造方法と比較して、フレキシブルプリント回路基板の一部及び、フレキシブルプリント回路基板と駆動回路基板とを接続する方法が異なっている。以下では、第4の実施形態と異なる点を中心に説明する。また、図11及び図12では、第4の実施形態と同一の構成部品に同一の符号を付してある。

【0095】本実施形態の表示装置の製造方法では、図11及び図12に示される図(a)～図(d)の工程を経て表示装置が製造される。

【0096】まず、図11(a)において、図6に示したように液晶ディスプレイ基板65及び対向基板66を接合したものと、ドライバICガラスチップ61とを作製する。液晶ディスプレイ基板69の厚みd4と、ガラス基板61aの厚みd5との間には、d4=d5の関係が成立している。

【0097】次に、図11(b)において、第4及び第50

5の実施形態と同様に、液晶ディスプレイ基板65の側面にドライバICガラスチップ61の側面を接着剤81を介して接着する。

【0098】外部電極69とドライバIC出力電極64との電気的な接続や、ドライバIC入力電極62と、図9(c)及び図9(d)に基づいて後述する駆動回路基板73の出力電極74との電気的な接続を行うためのフレキシブルプリント回路基板78(以下、フレキ78と称する)は、第4及び第5の実施形態で用いたフレキ77と一部異なっている。導電体71bの、出力電極74と電気的に接続される部分では、絶縁フィルムが形成されておらず、また、異方性導電性フィルムも付着されておらず、その部分の絶縁フィルム72a側の面及び、絶縁フィルム72b側の面が露出した状態となっている。

【0099】次に、図12(c)において、入力電極69及びドライバIC出力電極64に異方性導電性フィルム70aを、ドライバIC入力電極62に異方性導電性フィルム70bを接觸させる。電極と異方性導電性フィルムとのそれぞれの接觸面で同時に熱圧着する。

【0100】次に、図12(d)において、駆動回路基板73の出力電極74の表面に、導電体71bの、露出した部分におけるドライバICガラスチップ1側の面を対向させて、出力電極74と導電体71bとをハンダ83により電気的に接続する。このハンダ83による接続は、異方性導電性フィルムを介する電気的な接続よりも接着強度の点で優れており、表示装置の信頼性の向上が図れる。その後、第4の実施形態の図6に示したように、液晶ディスプレイ基板65と駆動回路基板73とがバックライト75を間に挟んで平行となるように、フレキ78を、絶縁フィルム72aの部分の2箇所で折り曲げることにより表示装置が製造される。

【0101】以上で説明したように、本実施形態の表示装置の製造方法を用いれば、液晶ディスプレイ基板65及びドライバICガラスチップ61が接着されたものと、フレキ78との熱圧着の一回の工程で、入力電極69とドライバIC出力電極64とが電気的に接続され、かつ、ドライバIC入力電極62と出力電極74とが電気的に接続される。また、ドライバICガラスチップ61の電極にバンプを形成する必要が無いので、製造工程が簡便となり、表示装置の低コスト化、高歩留まり化を図ることができる。さらに、フレキ78を接続する前に液晶ディスプレイ基板65とドライバICガラスチップ61とを接着するので、フレキ78の接合時の位置合わせ精度及び作業性を格段に向上させることができる。さらに、フレキ78と駆動回路基板73とがハンダ83を用いて接続されることにより、その接続部分の接着強度が向上する。

【0102】

【発明の効果】以上説明したように本発明は、平面型表示基板の走査線または信号線の入力電極と、周辺駆動回

路基板の出力電極との電気的な接続及び、周辺駆動回路基板の入力電極と、駆動回路基板の出力電極との電気的な接続がフレキシブルプリント回路基板によって行われるので、周辺駆動回路基板の入力電極及び出力電極にパンプを形成する必要がなく、表示装置の低コスト化、高歩留り化が図られるという効果がある。

【0103】また、本発明は、表示装置の製造方法において、平面型表示基板の走査線または信号線の入力電極及び、周辺駆動回路基板の入力電極及び出力電極をフレキシブルプリント回路基板に同時に圧着する一回の工程で、平面型表示基板と周辺駆動回路基板とがフレキシブルプリント回路基板を介して接続されるので、表示装置の製造工程が簡便化される。その結果、表示装置を製造する際に、低コスト化、高歩留り化を図ることができるという効果がある。

【0104】さらに、平面型表示基板の走査線または信号線の入力電極及び、周辺駆動回路基板の入力電極及び出力電極をフレキシブルプリント回路基板に同時に圧着する工程の前に、平面型表示基板の側面と、周辺駆動回路基板の側面とを接着することにより、それぞれの電極をフレキシブルプリント回路基板に圧着する際に、平面型表示基板と周辺駆動回路基板とフレキシブルプリント回路基板との位置合わせの精度や、作業性を格段に向上させることができる。従って、表示装置を製造する際に、低コスト化、高歩留り化を図ることができるという効果がある。

【図面の簡単な説明】

【図1】本発明の第1の実施形態の表示装置を示す断面図である。

【図2】図1に示される表示装置の一部が分解された状態を示す平面図である。

【図3】図1に示される表示装置の製造方法を説明するための断面図である。

【図4】本発明の第2の実施形態の表示装置の製造方法を説明するための断面図である。

【図5】本発明の第3の実施形態の表示装置の製造方法を説明するための断面図である。

【図6】本発明の第4の実施形態の表示装置を示す断面図である。

【図7】図6に示される表示装置の製造方法を説明するための断面図である。

【図8】図6に示される表示装置の製造方法を説明するための断面図である。

【図9】本発明の第5の実施形態の表示装置の製造方法を説明するための断面図である。

【図10】本発明の第5の実施形態の表示装置の製造方法を説明するための断面図である。

【図11】本発明の第6の実施形態の表示装置の製造方法を説明するための断面図である。

【図12】本発明の第6の実施形態の表示装置の製造方法を説明するための断面図である。

【図13】従来の技術による表示装置を示す平面図である。

【図14】従来の技術による表示装置を示す断面図である。

【符号の説明】

1、61 ドライバICガラスチップ

1a、61a ガラスチップ

2、62 ドライバIC入力電極

3、64 ドライバIC

4、63 ドライバIC出力電極

5、65 液晶ディスプレイ基板

20 6、66 対向基板

7、67 液晶

8、68 シール

9、69 入力電極

10a、10b、10c、10d、70a、70b、7

0c 異方性導電性フィルム

11a、11b、71a、72b 導電体

12、12a、12b、12c、72、72a、72b 絶縁フィルム

13、73 駆動回路基板

14、74 出力電極

15、75 バックライト

17、77、78 フレキ

31、82 高さ調整治具

41、83 ハンダ

51 ソースドライバICガラスチップ

52 ゲートドライバICガラスチップ

53a、53b フレキ

54a、54b 駆動回路基板

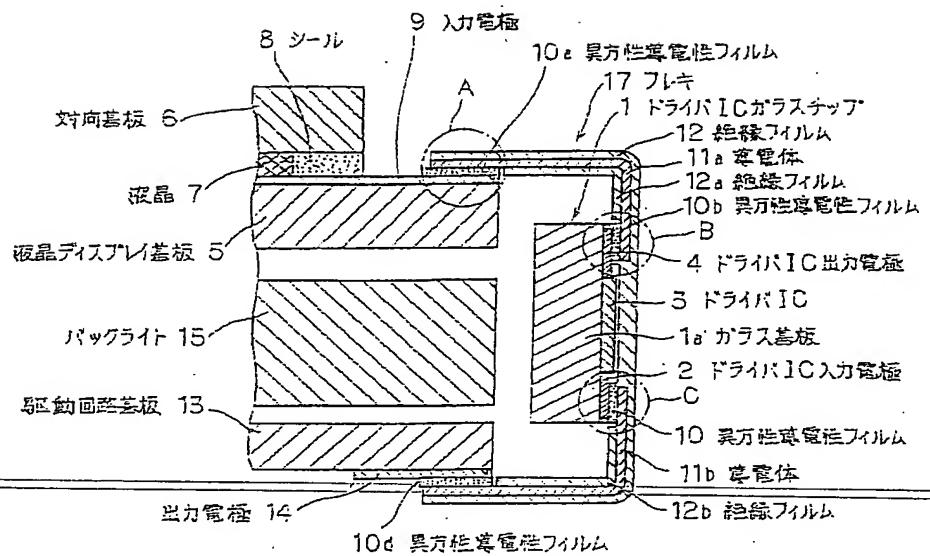
55 データバスライン

56 ゲートバスライン

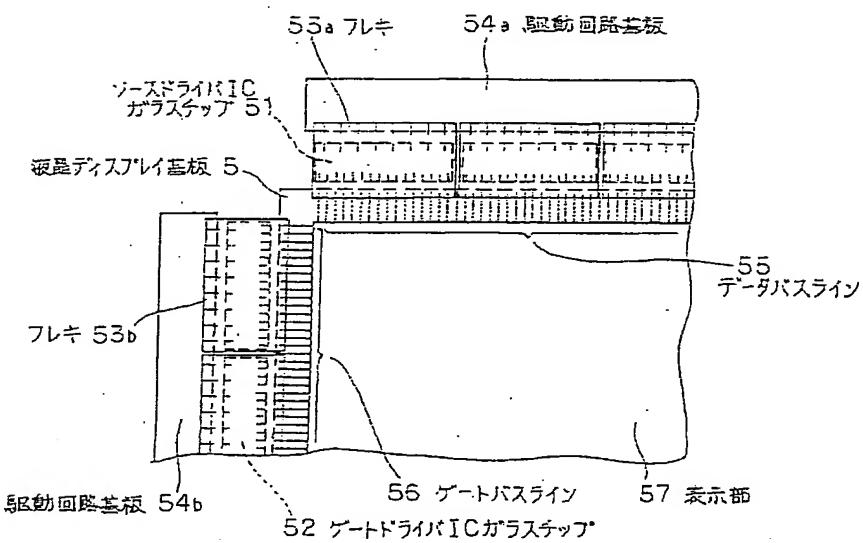
57 表示部

81 接着剤

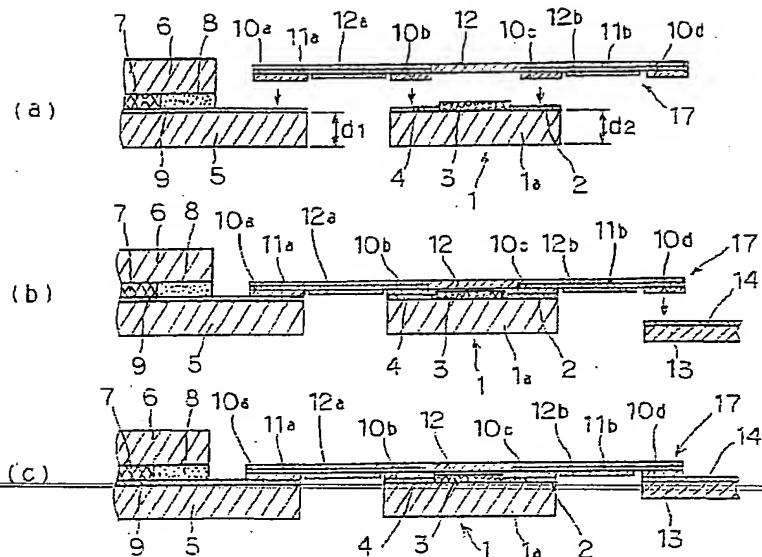
〔四〕



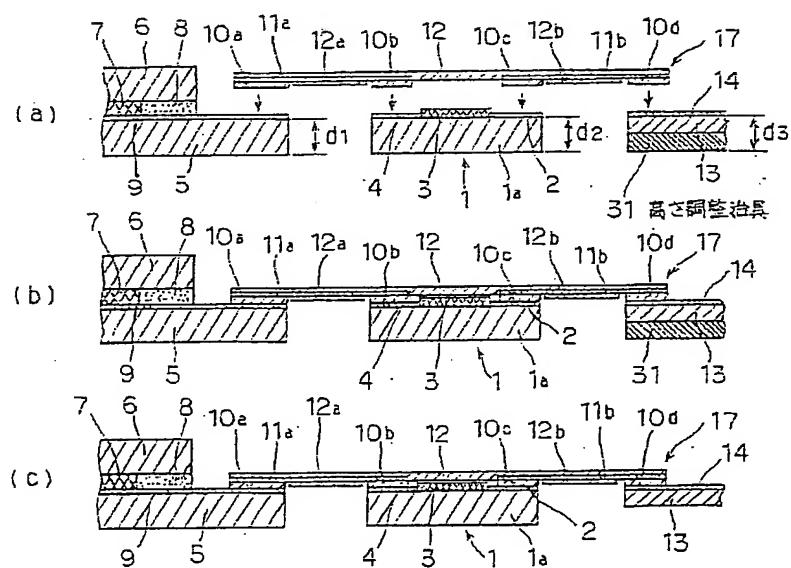
[2]



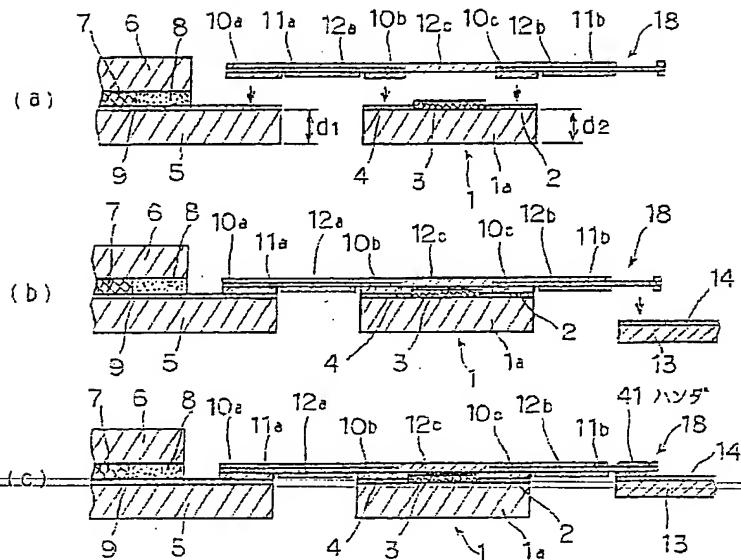
【図3】



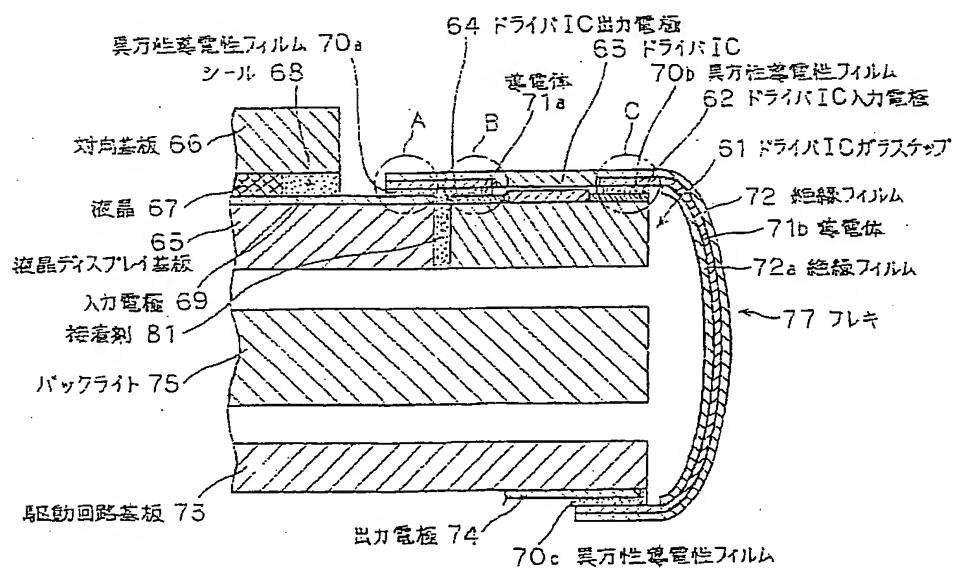
【図4】



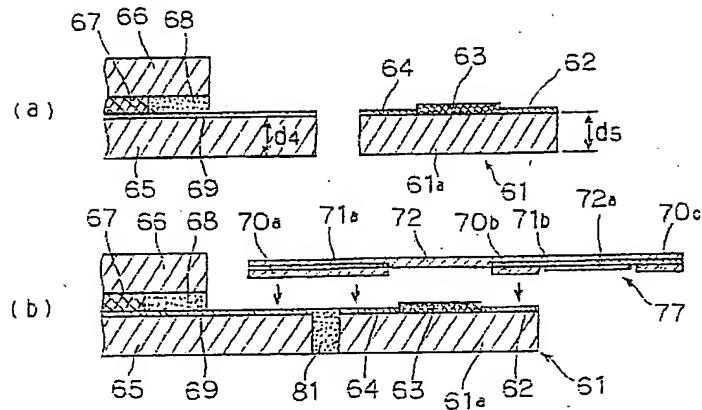
【図5】



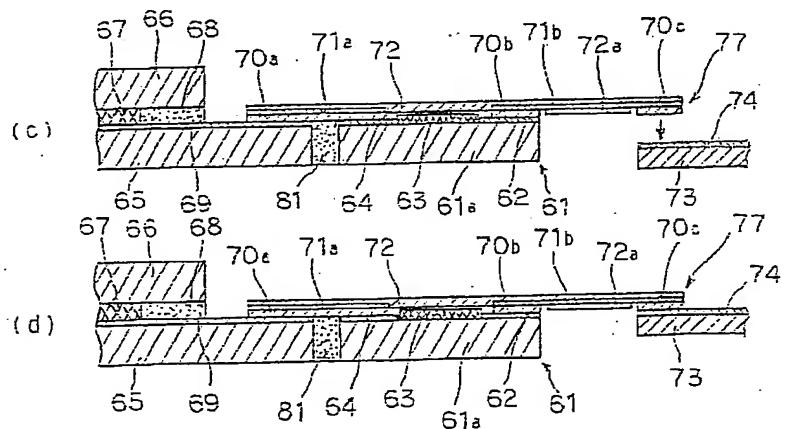
【図6】



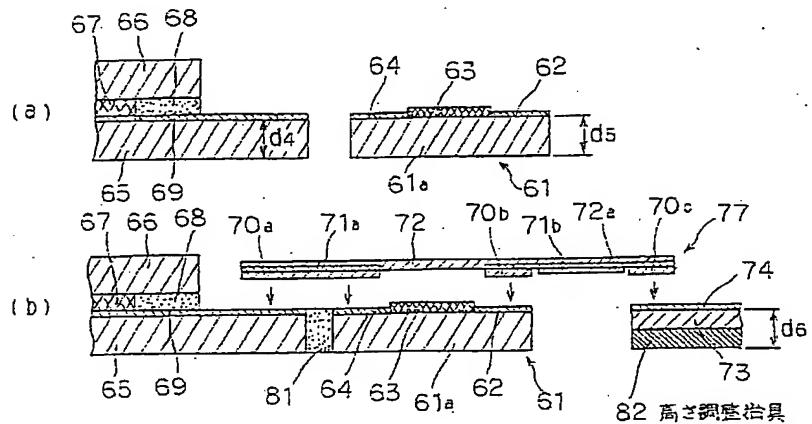
【図7】



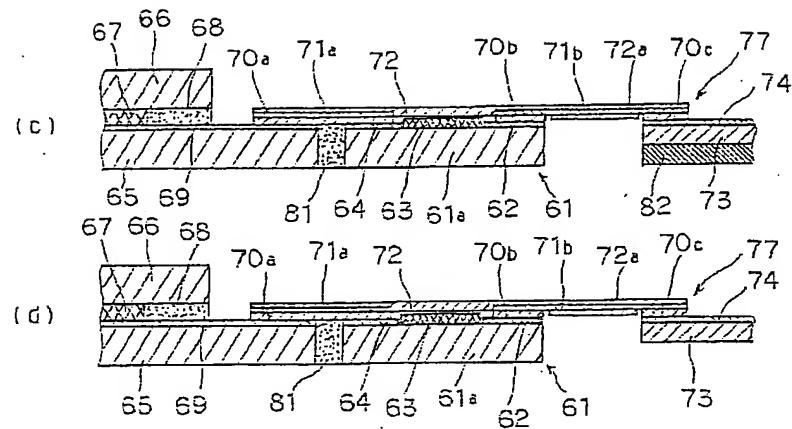
【図8】



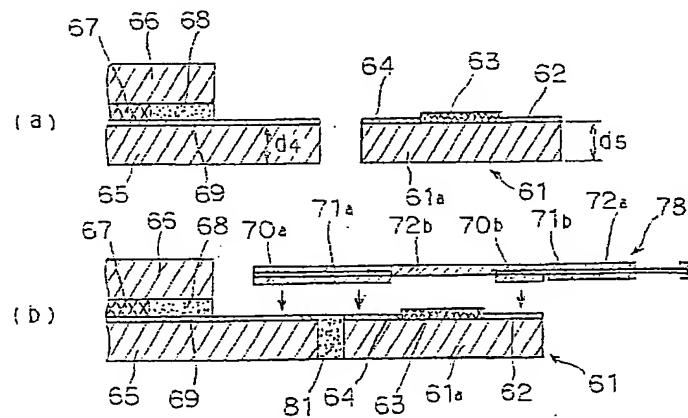
【図9】



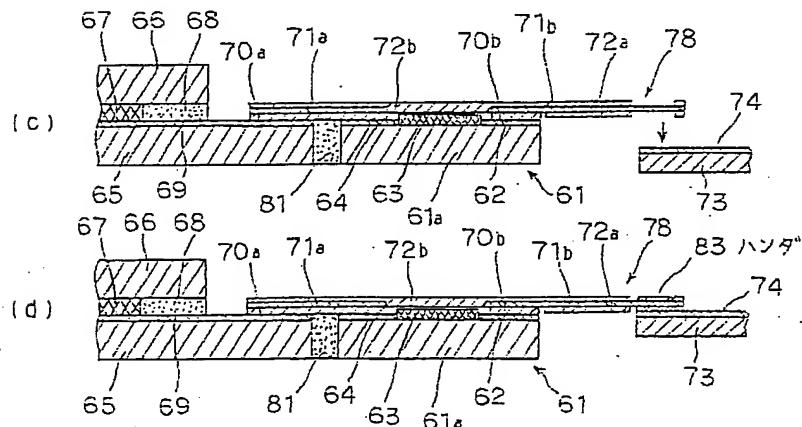
【図10】



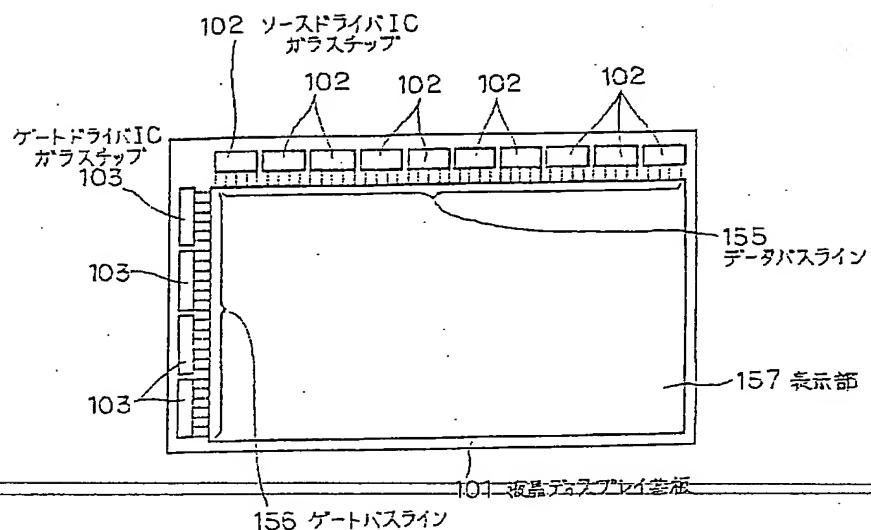
【図11】



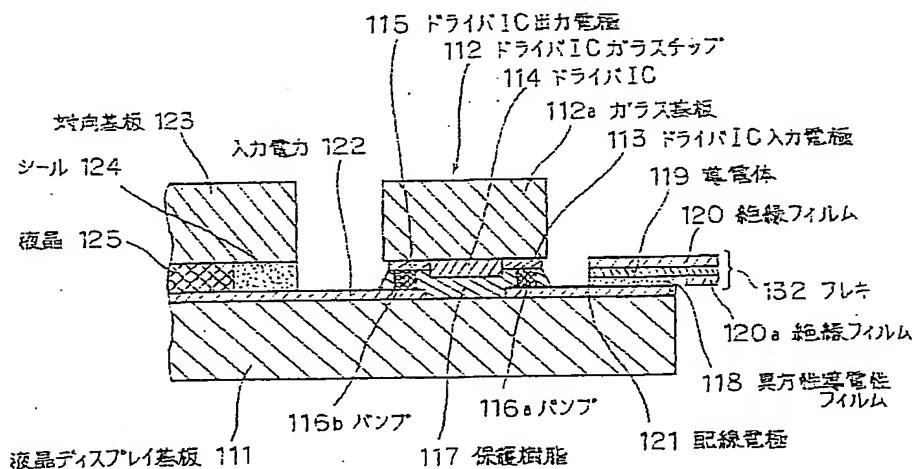
【図12】



【図13】



【図14】



**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- BLACK BORDERS**
- IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- FADED TEXT OR DRAWING**
- BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- SKEWED/SLANTED IMAGES**
- COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- GRAY SCALE DOCUMENTS**
- LINES OR MARKS ON ORIGINAL DOCUMENT**
- REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.